



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B09029-LAP-MICROWIRE(EEPROM 93C)-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9



1 软件注册

软件注册请依照下列步骤进行注册。

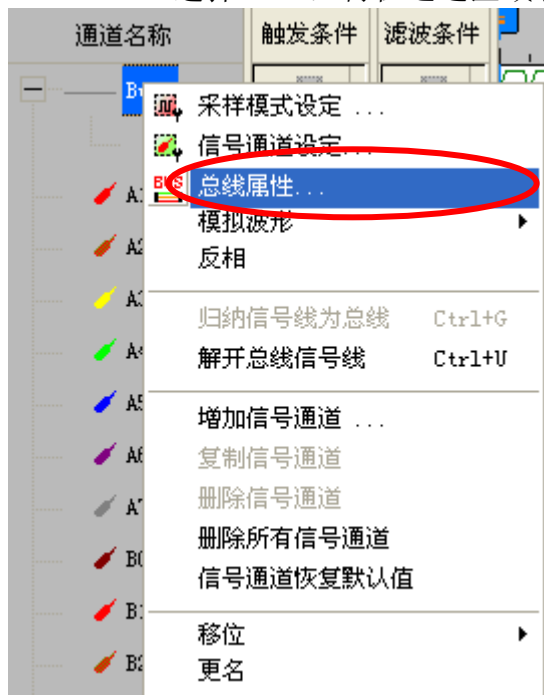
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

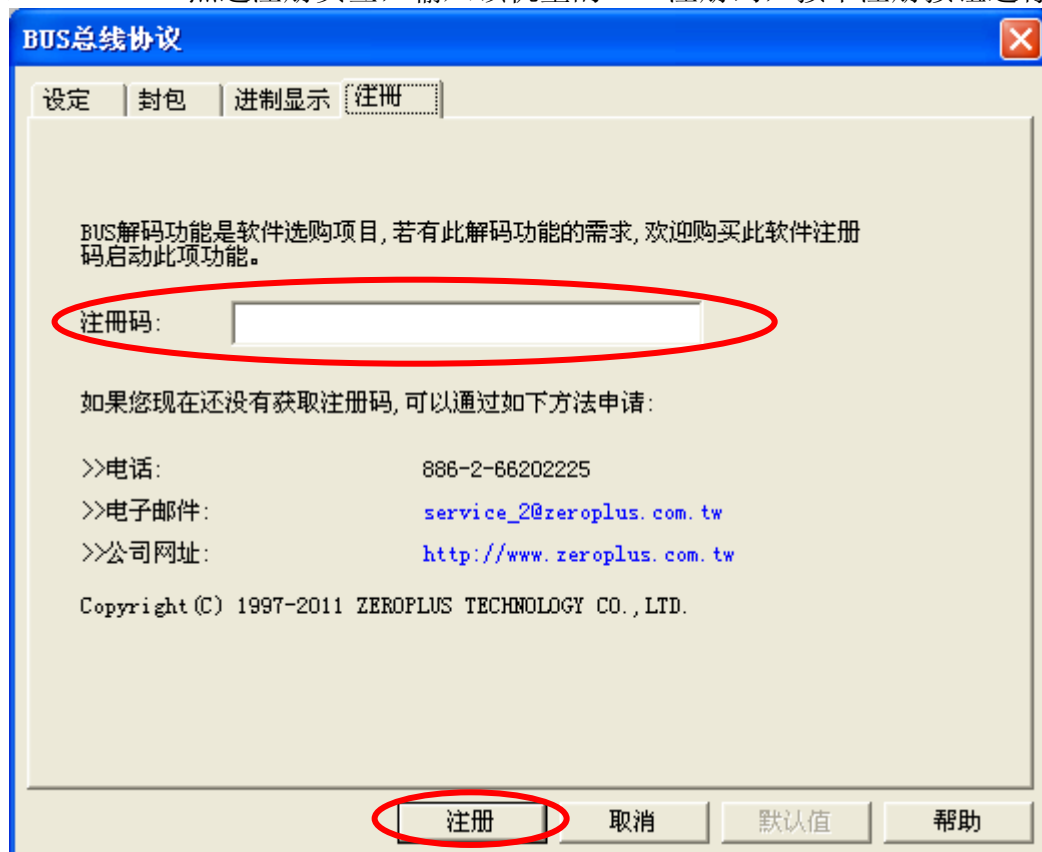




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配按钮，出该模组设定对话框。

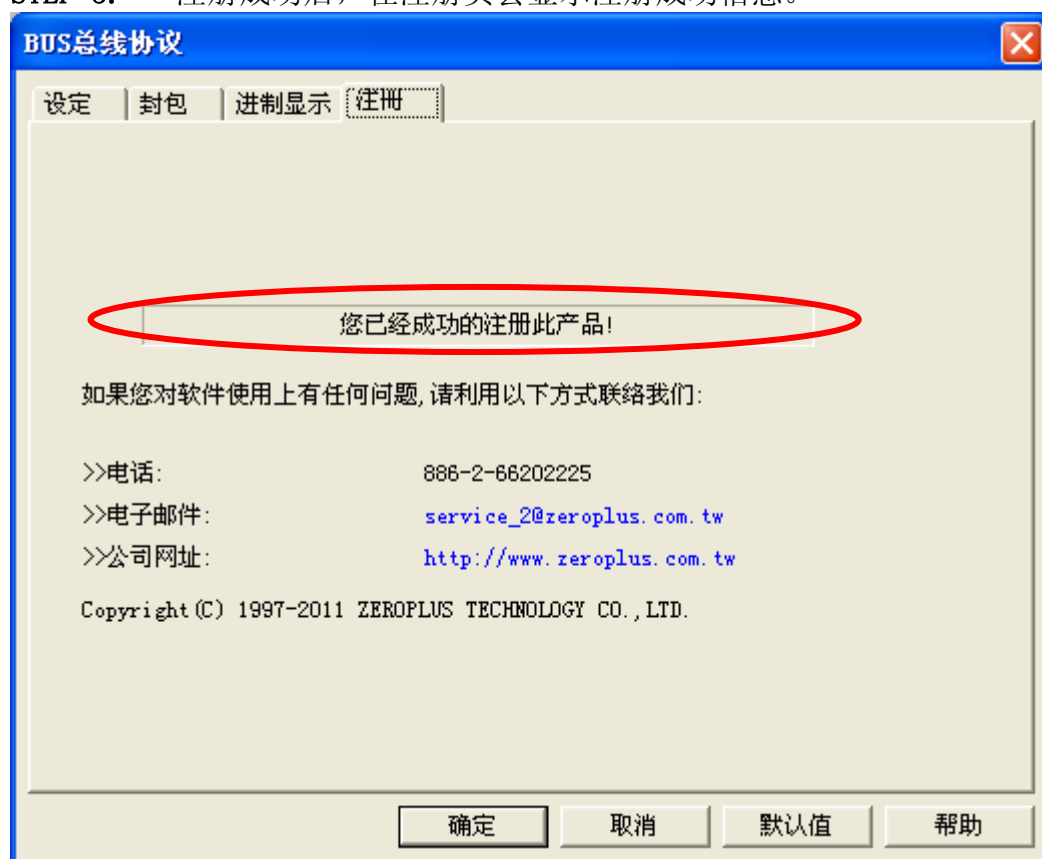


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定：

CLK：总线的时钟信号线。

CS：器件片选线，高电平有效。

DI：命令、地址和数据输入线。

DO：数据输出线。

总线协议设定：

器件选择：可选器件有 93C06，93C46，93C56，93C57，93C66，93C76 和 93C86。默认为 93C06。

寄存器结构：只有 8Bit 和 16Bit 两种模式。默认为 16Bit 模式。

总线协议颜色：使用者可自行设定颜色。



封包页

MICROWIRE (EEPROM 93C) 总线协议

设定 | **封包** | 进制显示 | 注册

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> Start		<input checked="" type="checkbox"/> WRAL	
<input checked="" type="checkbox"/> Read		<input checked="" type="checkbox"/> Address	
<input checked="" type="checkbox"/> Erase		<input checked="" type="checkbox"/> Data	
<input checked="" type="checkbox"/> Write		<input checked="" type="checkbox"/> Busy	
<input checked="" type="checkbox"/> EWEN		<input checked="" type="checkbox"/> Ready	
<input checked="" type="checkbox"/> EWDS		<input checked="" type="checkbox"/> Describe	
<input checked="" type="checkbox"/> ERAL			

确定 取消 默认值 帮助

封包部分可依使用者需要，选择是否显示各子项及对应的相关颜色进行设定。

进制显示页

MICROWIRE (EEPROM 93C) 总线协议

设定 | 封包 | **进制显示** | 注册

☒ 启动

Address: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Data: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

确定 取消 默认值 帮助



使用者可自行设定解码字段的颜色。Address, Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

注册页

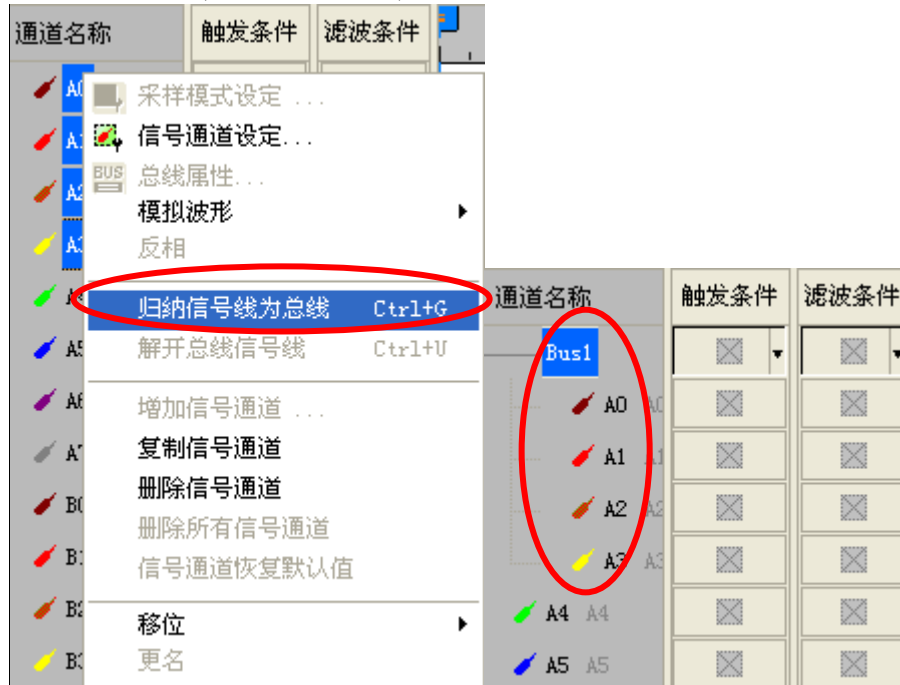


注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。



3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A3 归纳为 Bus1，MICROWIRE(EEPROM 93C)总线协议分析需要 4 根信号线解码。

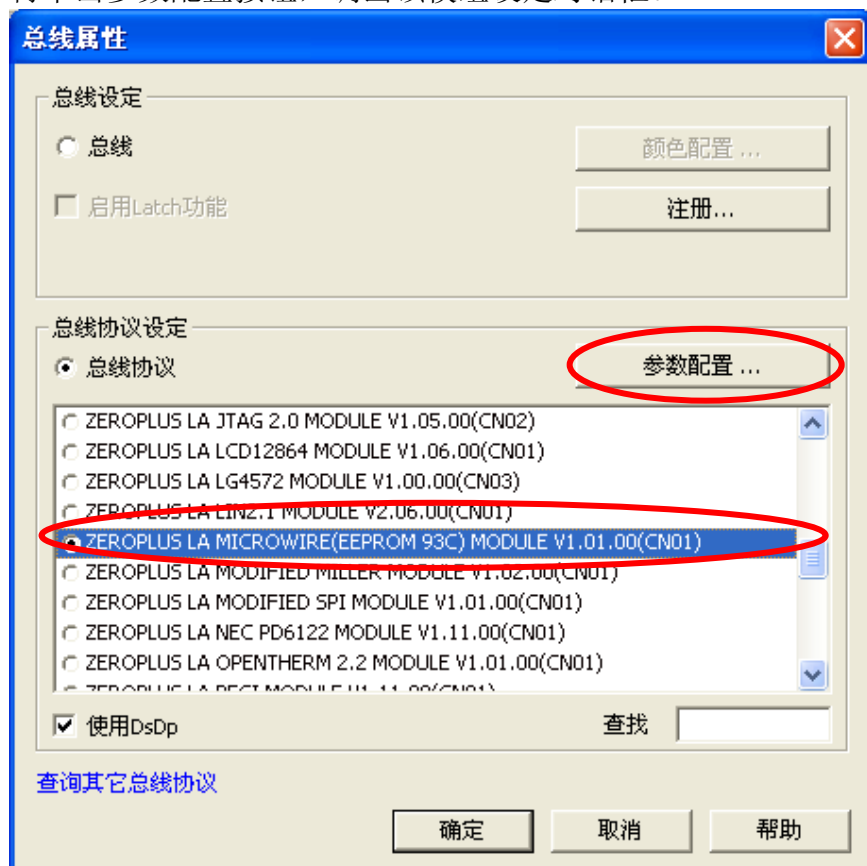


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA MICROWIRE (EEPROM 93C) MODULE V1.01.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 通道设定。





STEP 5. 总线协议设定。

MICROWIRE (EEPROM 93C) 总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

CLK: A0 DI: A2

CS: A1 DO: A3

总线协议设定

器件选择: 93C06 寄存器结构: 16Bit

总线协议颜色

Start	Read	Erase	Write
EWEN	EWDS	ERAL	WRAL
Address	Data	Busy	Ready

确定 取消 默认值 帮助

STEP 6. 总线协议颜色设定。

MICROWIRE (EEPROM 93C) 总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

CLK: A0 DI: A2

CS: A1 DO: A3

总线协议设定

器件选择: 93C06 寄存器结构: 16Bit

总线协议颜色

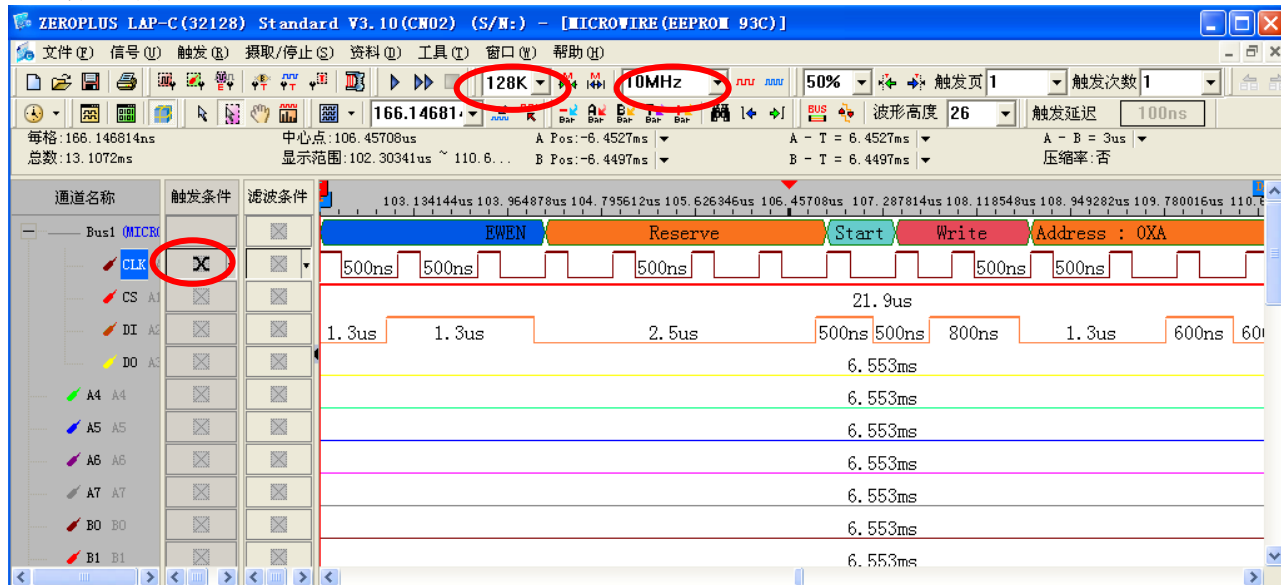
Start	Read	Erase	Write
EWEN	EWDS	ERAL	WRAL
Address	Data	Busy	Ready

确定 取消 默认值 帮助



STEP 7. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 10MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

